PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-069474

(43)Date of publication of application: 16.03.2001

(51)Int.CI.

HO4N 7/15

(21)Application number: 11-237694

(71)Applicant: NEC CORP

(22)Date of filing:

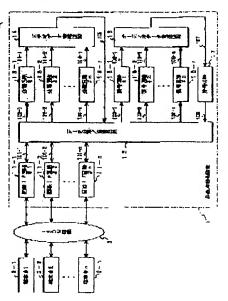
25.08.1999

(72)Inventor: TANOI HISAYUKI

(54) MULTI-POINT CONTROLLER AND VIDEO DISPLAY METHOD USED FOR IT

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a multi-point controller that can make simple image synthesis display in spit of a small circuit scale without the need for H.261 video data decoding. SOLUTION: An H.221 data demultiplexer/multiplexer circuit. 12 of this multi- point controller detects an H.221 frame synchronizing signal from H.221 received data and demultiplexes video data and audio data. After H.261 video data demultiplexer circuits 13-1-13-n apply error correction decoding to the video data, they detect only an intra-frame subjected to in-frame coding, demultiplexes QCIF video data by one frame and output the video data. An H.261 video data synthesis circuit 14 synthesizes video data by one frame into one CIF frame, add various headers to the CIF frame again, applies again error correction coding to the resulting frame and outputs the H.261 video data.



LEGAL STATUS

[Date of request for examination]

10.07.2000

[Date of sending the examiner's decision of

16.09.2003

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 **特開2001** 69474

(P2001--69474A)

(43)公開日 平成13年3月16日(2001.3.16)

(51) Int.Cl.7

H04N 7/15

識別記号 640

ΡI

H 0 4 N 7/15

デーロート*(参考) 640A 5C064

審査請求 有 請求項の数6 〇L (全9 貝)

(21)出願番号

特願平11-237694

(22)出類日

平成11年8月25日(1999.8.25)

(71)出版人 000004237

日本質気株式会社

東京都港区芝五丁目7番1号

(72) 発明者 田野井 秀行

東京都港区芝五丁目7番1号 日本電気株

式会社内

(74)代理人 100088812

升理士 ▲柳▼川 信

Fターム(参考) 50064 AAD2 ABO3 AC13 AD02 AD09

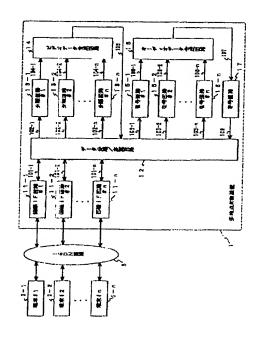
AD14

(54) 【発明の名称】 多地点制御装置及びそれに用いる映像表示方法

(57)【要約】

【課題】 H. 261ビデオデータ復号化を行うことなく、少ない回路規模で簡易ながら画面合成表示を行うことが可能な多地点制御装置を提供する。

【解決手段】 H. 221データ分離/多重回路12は H. 221受信データからH. 221フレーム同期を検出し、ビデオデータ及びオーディオデータを分離する。 H. 261ビデオデータ分離回路13-1~13-nはビデオデータの誤り訂正復号化を行った後、フレーム内符号化されたイントラフレームのみを検出して1フレーム分のQCIFビデオデータを分離してビデオデータを出力する。 H. 261ビデオデータ合成回路14は1フレーム分のビデオデータを一つのCIFフレームに合成し、これに各種ペッダを付け直して再び誤り訂正符号化を行い、 H. 261ビデオデータを出力する。



【特許請求の範囲】

装置。

【請求項1】 テレビ会議端末間の多地点会議制御を行 う多地点制御装置であって、前記テレビ会議端末各々か らの多重化データの中からビデオデータのビクチャヘッ ダを検出してフレーム内符号化されたイントラフレー人 ビデオデータのみを抽出する抽出手段と、前記抽出手段 で抽出されたイントラフレームビデオデータを合成する 合成手段とを有することを特徴とする多地点制御装置。 【請求項2】 前記抽出手段は、前記多重化データの中 検出し、このビデオフレームがイントラフレームの場合 のみに対して各種ヘッダを終端し、前記ビデオフレーム を1フレーム分分離してビデオデータとして出力するよ う構成したことを特徴とする請求項1記載の多地点制御

【請求項3】 前記合成手段は、前記抽出手段で分離さ れた1フレーム分のビデオデータを合成して1フレーム 分のビデオデータを作成するとともに、各種ヘッダを再 構成してビデオデータとして出力するよう構成したこと を特徴とする請求項2記載の多地点制御装置。

【請求項4】 テレビ会議端末間の多地点会議制御を行 う多地点制御装置の映像表示方法であって、前記テレビ 会議端末各々からの多重化データの中からビデオデータ のピクチャヘッタを検出してフレーム内符号化されたイ ントラフレームビデオデータのみを抽出し、その抽出さ れたイントラフレームビデオデータを合成するようにし たことを特徴とする映像表示方法。

【請求項5】 前記イントラフレームビデオデータのみ を抽出する際に、前記多重化データの中から分離したビ デオフレームがイントラフレームの場合のみに対して各 種へッダを終端し、前記ビデオフレームを1フレーム分 **分離してビデオデータとして出力するように成したこと** を特徴とする請求項4記載の映像表示方法。

【請求項6】 前記イントラフレームビデオデータを合 成する際に、前記分離された1フレーム分のビデオデー タを合成して1フレーム分のビデオデータを作成すると ともに、各種ヘッダを再構成してビデオデータとして出 力するようにしたととを特徴とする請求項5記載の映像 表示方法。

【発明の詳細な説明】

[0.0011]

【発明の属する技術分野】本発明は多地点制御装置及び それに用いる映像表示方法に関し、特に多地点テレビ会 融における映像表示方法に関する。

[0002]

【従来の技術】従来、多地点テレビ会議においては、映 像表示方式として話者検出による映像切替と画面合成と による表示を行うのが一般的である。この方式について はITU-T(International Tele 50 はITU-T H. 231[2Mbpsまでのオーディ

communicationUnion-Teleco mmunication Standardizati on Sector) H. 243 (2Mbps \$\tau\tau\tau) ディジタル・チャネルを利用したオーディオ・ビジュア ル多地点問通信のための端末問通信設定手順)に詳しく 記載されている。

【0003】従来の多地点テレビ会議システムの構成を 図6に示す。図6において、との多地点テレビ会議シス テムは、n 地点 (n は正の整数) の端末 (#1~#n) から分離したビデオデータからビデオフレームの先頭を $10~2-1\sim2-n$ がISDN (Integrated Services Digital Network) 公 衆回線3を介して多地点制御装置4に接続されて構成さ れている。端末2-1~2-nはITU-T H. 32 0(狭帯域テレビ電話・テレビ会議システム及び端末機 器)に準拠したテレビ会議端末である。

> 【0004】多地点制御装置4は回線インタフェース (IF)回路(#1~#n) | 11-1~11-nと、 H. 221データ分離/多重回路12と、H. 261ビ デオデータ復号回路 (#1~#n) 41-1~41-n 20 と、ビデオデータ合成回路42と、オーディオデータ復 号回路(#1~#n)15-1~15-nと、オーディ オデータ合成回路 1 6 と、オーディオデータ符号回路 1 7とから構成されている。

【0005】回線インタフェース回路 11-1~11nは端末2-1~2-nに対応した回線データを終端 し、H. 221送信及び受信データ101-1~101 - nを出力する。

【0006】H. 221データ分離/多重回路2はH. 221受信データ101-1~101-nからH. 22 デオデータからビデオフレームの先頭を検出し、Cのビ 30 1フレーム同期を検出し、ビデオデータ102-1~1 02-n及びオーディオデータ103-1~103-n を分離するとともに、ビデオ合成データ402及び符号 化されたオーディオ合成データ108を多重化して各端 末2-1~2-nに分配する機能を有する。

> 【0007】H. 261ビデオデータ復号回路41-1 ~41- nはビデオデ・タ102 - 1~102- nを復 号化し、ビデオデータ401-1~401-nを出力す る。ビデオデータ合成回路42はビデオデータ401-1~101-nを加算し、ビデオ合成データ402を出 40 力する。

【0008】オーディオデータ復号回路15-1~15 -nはオーディオデータ103-1~103-nを復号 化し、オーディオデータ106-1~106-nを出力 する。オーディオデータ合成回路16はオーディオデー タ106-1~106~nを加算し、オーディオ合成デ ータ107を出力する。

【0009】オーディオデータ符号回路17はオーディ オ合成データ107を符号化し、符号化されたオーディ オ合成データ108を出力する。 これらの詳細について 3

オ・ビジュアルシステム用多地点制御装置(Multi point Control Unit)] 化配載され ている。

[0010]

【発明が解決しようとする課題】上述した従来の多地点 テレビ会議システムでは、一般的に画面合成を行う場 合、各地点からの端末データをそれぞれ復号化して映像 データに戻してから合成、符号化する手法が用いられて おり、回路規模が大きくなるという問題がある。すなわ ように、多地点制御装置4にH.261ビデオデータ復 号化回路41-1~41-nが必要となる。

【0011】そとで、本発明の目的は上記の問題点を解 消し、H. 261ビデオデータ復号化を行うことなく、 少ない回路規模で簡易ながら画面合成表示を行うことが できる多地点制御装置及びそれに用いる映像表示方法を 提供するものである。

[0012]

【課題を解決するための手段】本発明による多地点制御 装置は、テレビ会議端末間の多地点会議制御を行う多地 20 点制御装置であって、前記テレビ会議端末各々からの多 重化データの中からビデオデータのピクチャヘッダを検 出してフレーム内符号化されたイントラフレームビデオ データのみを抽出する抽出手段と、前記抽出手段 C抽出 されたイントラフレームビデオデータを合成する合成手 段とを備えている。

【0013】本発明による多地点制御装置の映像表示方 法は、テレビ会議端末間の多地点会議制御を行う多地点 制御装置の映像表示方法であって、前記テレビ会議端末 各々からの多重化データの中からビデオデータのビクチ 30 ャヘッダを検出してフレーム内符号化されたイントラフ レームビデオデータのみを抽出し、その抽出されたイン トラフレームビデオデータを合成するようにしている。 【0014】すなわち、本発明の多地点制御装置は、1 TU-T H. 320に準拠したテレビ会議端末間の多 地点会議制御を行う装置において、簡易的なビデオ合成 を実現するために、各テレビ会議端末からのH. 221 多重化データの中からビデオデータのピクチャヘッダを 検出してフレーム内符号化されたイントラフレームビデ タを合成する機能とを有している。

【0015】より具体的に、本発明の多地点制御装置 は、ISDN回線を経由して複数地点(n地点)のテレ ビ会議端末が接続された装置であり、その装置内に、 H. 261ビデオデータ分離回路及びH. 261ビデオ データ合成回路を配設している。

【0016】このH. 261ビデオデータ分離回路は H. 221データ分離/多重回路において、分離した H. 261ビデオデータからビデオフレームの先頭を検 場合のみに対して各種ヘッダを終端し、ビデオデータ (実際には変換係数)を1フレーム分分離してビデオデ ータとして出力する回路である。

【0017】また、H. 261ビデオデータ合成回路は H. 261ビデオデータ分離回路で分離された1フレー ム分のビデオデータを合成し、1フレーム分のビデオデ ータを作成するとともに、各種ヘッダを再構成してH。 261ビデオデータとして出力する回路である。但し、 ことで、否端末の符号化モードはQCIF(Quart ち、従来の多地点テレビ会議システムでは、図6に示す 10 er Common Intermadiate Fo rmat)フォーマットであることを前提としている。 【0015】したがって、多地点会議において各端末か らのビデオデータをそれぞれH. 261 (オーディオ・ ビジュアル・サービス用p×64khpsビデオコーデ ック〉の復号化を行うことなく、合成画面を静止画とし て表示することが可能となり、少ない回路規模で簡易的 な画面合成表示を行うことが可能となる。

[0019]

【発明の実施の形態】次に、本発明の一実施例について 図面を参照して説明する。図1は本発明の一実施例によ る多地点テレビ会議システムの構成を示すプロック図で ある。図1において、多地点テレビ会議システムは、n 地点(nに正の整数)の端末(#1~#n)2-1~2 -nh13DN (Integrated Servic esDigital Network) 公衆回線3を介 して多地点制御装置1に接続されて構成されている。端 木2-1-2-nは1TU-T H. 320 (狭帯域テ レビ電話・テレビ会議システム及び端末機器)に準拠し たテレビ会議端末である。

【0020】多地点制御装置1は回線インタフェース (1F) 回路 (#1~#n) 11-1~11-nと、 H. 221データ分離/多重回路12と、H. 261ビ デオデータ分離回路(#1~#n)13-1~13-n と、H. 261ビデオデータ合成回路14と、オーディ オデータ復号回路(#1~#n)15-1~15-n と、オーディオデータ合成回路16と、オーディオデー タ符号回路17とから構成されている。

【0021】回線インタフェース回路11-1~11nは端末2-1~2-nに対応した回線データを終端 オデータのみを抽出する機能と、さらにこのビデオデー 40 し、H. 221送信及び受信データ101-1~101 -nを出力する。H. 221データ分離/多重回路12 はH. 221受信データ101-1~101-nから H. 221フレーム同期を検出し、ビデオデータ102 -1~102-n及びオーディオデータ103-1~1 03-nを分離するとともに、ビデオ合成データ 105 及び符号化されたオーディオ合成データ108を多重化 して各端末2-1~2-nに分配する機能を有してい

【0022】また、H. 221データ分離/多重回路1 出し、さらにこのビデオフレームがイントラフレームの 50 2は各端末2-1~2-nからのビデオデータを単に交 換する機能を有しており、その機能の詳細については1 TU-T H. 231「2Mhpsまでのオーディオ・ ビジュアルシステム用多地点制御装置(Multipo int Control Unit)」に記載されている。

 $\{0023\}$ H. $26\}$ ビデオデータ分離回路 13-1 ~ 13-n はビデオデータ 102-1~ 102-n の誤り訂正復号化を行った後、フレーム内符号化されたイントラフレームのみを検出して 1 フレーム分のQC I F (Quarter Common Intermadi 10 ate Format) ビデオデータを分離してビデオデータ 104-1~ 104-n を出力する。

【0024】H. 261ビデオデータ合成回路14は1 フレーム分のビデオデータ104-1~104-nを一 つのCIF(Common Intermadiate Format)フレームに合成し、これに各種ヘッダ を付け直して再び誤り訂正符号化を行い、H. 261ビ テオテータ105を出力する。

【0025】オーディオデータ復号回路15-1~15-nはオーディオデータ103-1~103-nを復号化し、オーディオデータ106-1~106-nを出力する。オーディオデータ合成回路16はオーディオデータ106-1~106-nを加算し、オーディオ合成データ107を出力する。オーディオデータ符号回路17はオーディオ合成データ107を符号化し、符号化されたオーディオ合成データ108を出力する。これらの詳細については「TU-T H. 231に記載されている。

【0026】図2は図1のH、261ビデオデータ分離回路13-1の詳細な構成を示すブロック図である。図 302において、H、261ビデオデータ分離回路13-1はH、261誤り訂正復号化回路21-1と、ビデオデータ分離回路22-1と、フレームバッファメモリ23-1とから構成されている。

【0027】H. 261誤り訂正復号化回路21-1は ITU-T H. 261に基づいてBCH (Bose Chaudhuri Hocquenghem) 誤り復 号化を行い、ビデオデータ201-1を出力する。

【0028】ビデオデータ分離回路22-1はビデオデータ201-1からビクチャヘッダを検出し、フレーム 40 内符号化されたイントラフレームであることを示すフレームメモリ更新信号202-1(2)及びイントラQC 1Fビデオデータ202-1(1)を出力する。

【0029】フレームバッファメモリ23-1はイントラビデオデータ202-1(1)を1フレーム分書込み、フレームメモリ更新信号202-1(2)によって書込みを更新し、QCIFビデオデータ104-1を出力する。

【0030】尚、図示していないが日、261ビデオデ (H. 261誤り訂正復号化回路21-2~21-nは一タ分離回路13-2~13-nは上述したH. 261 50 図示せず)によって誤り訂正が行われ、bに示すQC1

ビデオデータ分離回路 13-1と同様の構成となっており、その動作もH、261ビデオデータ分離回路 13-1と同様である。

【0031】図3は図1のH. 261ビデオデータ合成回路14の詳細な構成を示すプロック図である。図3において、H. 261ビデオデータ合成回路14はヘッダ分離回路31-1~31-nと、バッファメモリ32-1~32-nと、ヘッダ構成回路33と、多重化回路34とから構成されている。

【0032】ヘッダ分離回路31-1~31-nはQCIFビデオデータ104-1~104-nからピクチャ、GOB(Group Of Block)及びマクロブロック(MB: Macro Block)ヘッダを分離し、QCIFビデオデータ301-1~301-n及びヘッダデータ302-1~302-nとして出力する。バッファメモリ32-1~32-nはQCIFビデオデータ301-1~301-nを一時的に蓄えておく。

【0034】多重化回路34はパッファメモリ32-1~32-nから読出したQCIFビデオデータ303-1~303-nを4分割に合成して、さらに合成へッダデータ304を多重化し、1フレームのCIFビデオ合成プータ105を出力する。

【0035】尚、図1において、H. 261ビデオデータ分離回路13-1~13-n及びH. 261ビデオデータ合成回路4以外の回路の詳細については公知であり、本発明とは直接関係しないので、その説明は省略する。これらの回路の詳細については「TU-T H. 231、H. 221(オーディオ・ビジュアル・システムのための64~1920kbpsチャネルのフレーム構成)、H. 261(オーディオ・ビジュアル・サービス用p×61kbpsビデオコーデック)に記載されている

【0036】図4は本発明の一実施例による映像表示方法の処理動作を示すタイムチャートである。図4においては図2及び図3に示す日、261ビデオデータ分離回路13-1~13-n及び日、261ビデオデータ合成回路4の動作を中心に詳細な動作を示している。これら図1~図4を参照して本の一実施例による映像表示方法について説明する。

【0037】図4において、aはH. 221データ分離
/多重回路12の出力であるH. 261ビデオデータ1
02-1~102-nを時間とともに示したものであ
り、H. 261誤り訂正復号化回路21-1~21-nは
(H. 261誤り訂正復号化回路21-2~21-nは
図示せず)によって認り打正が行われ、トグニナスの

Fビデオデータ201-1~201-nが得られる。 【0038】 CのQC | Fビデオデータ201-1~2 01-nはピクチャヘッダとGOBデータとから構成さ れ、ビデオデータ分離回路22-1~22-n(ビデオ データ分離回路22-2~22-nは図示せず) によっ て、このピクチャヘッダの中のタイプ情報ビットが検出 され、このピクチャがフレーム内符号化されたイントラ フレームか否かを判断し、dに示すフレームメモリ更新 信号202-1(2)~202-n(2)を出力する。 ビットをどのように検出し、イントラフレームであるか を判断するための具体的な手段は、本発明の本質ではな いので、その説明は省略するが、例えばタイプ情報の第 3ビット目の"画面凍結解除"がオンの場合、これに続 くGOBデータをイントラフレームであると判断するこ とができる。との動作の詳細についてはITU-T H. 261及びH. 230 (オーディオ・ビジュアル・ システムのためのフレーム同期の制御・表示信号)に記 載されている。

7

n(フレームバッファメモリ23 2~23 nは図示 せず) はbに示すQC I F ビデオデータ201-1~2 01-nを書込み、フレームメモリ更新信号202-1 (2)~202-n(2)によってデータを更新して行 く。フレームバッファメモリ23-1~23-nには図 4中のeに示すQC | Fビデオデータ | 04 - 1~ 10 4-nが1フレー人分蓄えられ、ヘッダ分離回路31-1~31-nへ出力される。

【0041】 このヘッダ分離回路31-1~31-nで はQCIFビデオデータ104-1~104-nから f 30 な構成を示すブロック図である。 に示すビデオデータ301-1~301-n及びgに示 すヘッダデータ302-1~302-nを分離し、それ ぞれバッファメモリ32-1~32-n及びヘッダ構成 回路33に出力する。

[0042] それぞれのバッファメモリ32-1~32 -nに蓄えられたhに示すQCIFビデオデータ303 -1~303-nは多重化回路34によって1フレーム に合成されるタイミングで読出され、新しい合成ヘッダ データ304を付加してiに示すH. 261CIFビデ オデータ105が得られる。とれによって、例えばn= 40 3 ISDN公衆回線 4地点では図5に示す4分割画面合成を表示することが 可能となる。

【0043】上述したように、各端末2-1~2-nか 5のH. 261QC1Fビデオデータの中で、フレーム 内符号化されたイントラフレームデータだけを抜出すこ とによって、H.261の復号化を行うことなく、静止 画の合成画面を各端末2-1~2-nで表示させること ができる。

【0044】但し、画面合成表示を行うためには、各端 末2-1~2-nから一斉にイントラフレームデータを 50 23-1 フレームバッファメモリ

送信することができる仕掛けが必要であるが、これは本 発明の本質から外れており、さらに当事者にとっては容 易に類推することができるため、その詳細な説明につい ては省略する。

【0045】このように、各端末2-1~2-nからの H. 261ビデオデータの復号化を行うことなく、合成 画面を各端末2-1~2-nで表示させることができ る。尚、これによって得られる合成画面はイントラフレ ームだけを使用するため、動画として表示することはで 【0039】とこで、ピクチャヘッダの中のタイプ情報 10 きない。しかしながら、多地点会議開催中に参加してい る端末の映像を確認するための簡易的な合成画面表示手 段として、小さい回路規模で実現することが可能とな

[0046]

【発明の効果】以上説明したように本発明によれば、テ レビ会議端末間の多地点会議制御を行う多地点制御装置 において、テレビ会議端末各々からの多重化データの中 からビデオデータのビクチャヘッダを検出してフレーム 内符号化されたイントラフレームビデオデータのみを抽 【0040】フレームバッファメモリ23-1~23- 20 出し、その抽出されたイントラフレームビデオデータを 合成することによって、H. 261ビデオデータ復号化 を行うことなく、少ない回路規模で簡易ながら画面合成 表示を行うことができるという効果がある。

【図面の簡単な説明】

【図1】本発明の一実施例による多地点テレビ会議シス テムの構成を示すブロック図である。

【図2】図1のH、261ビデオデータ分離回路の詳細 な構成を示すプロック図である。

【図3】図1のH. 261ビデオデータ合成回路の詳細

【図4】本発明の一実施例による映像表示方法の処理動 作を示すタイムチャートである。

【図5】本発明の一実施例による分割表示画面例を示す 図である。

【図6】従来例による多地点テレビ会議システムの構成 を示すブロック図である。

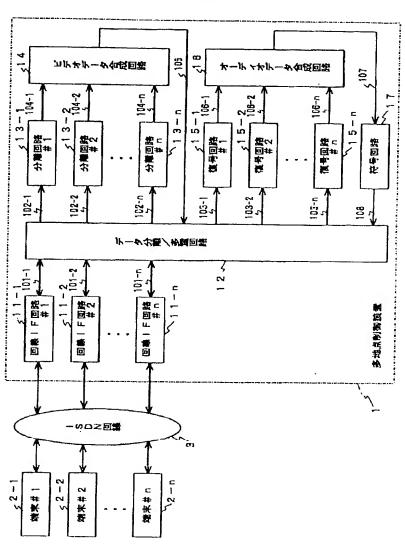
【符号の説明】

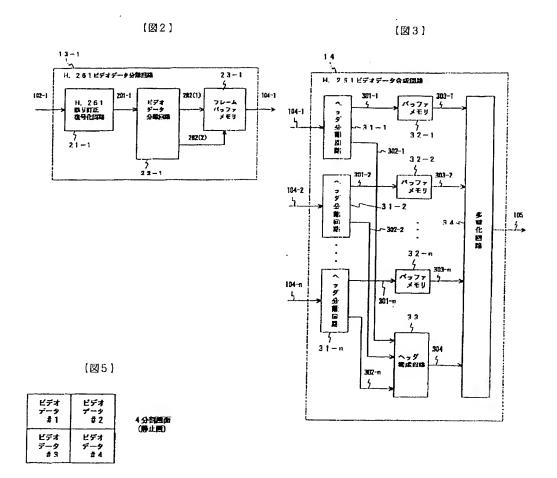
- 1 多地点制御装置
- 2-1~2-n 端末
- 11-1~11-n 回線インタフェース回路
- 12 H. 221データ分離/多重回路
- 13-1~13-n H. 261ビデオデータ分離回路
- 14 H. 261ビデオデータ合成回路
- 15-1~15-n オーディオデータ復号回路
- 16 オーディオデータ合成回路
- 17 オーディオデータ符号同路
- 21-1 H. 261誤り訂正復号化回路
- 22-1 ビデオデータ分離回路

31-1~31-n ヘッダ分離回路 32-1~32-n パッファメモリ

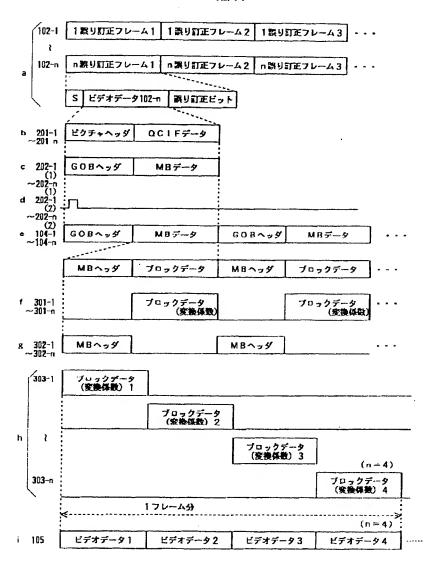
* 3 3 ヘッダ構成回路 * 3 4 多重化回路

(図1)

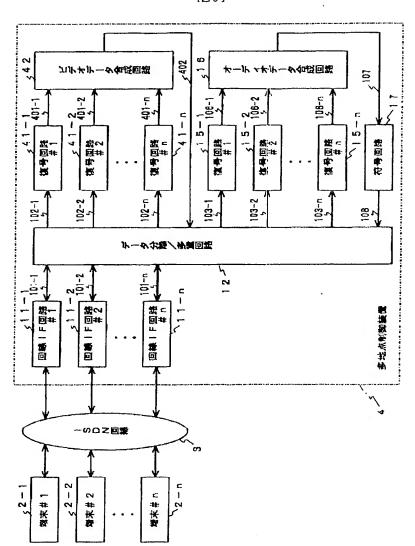




【図4】



【図6】



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED TEXT OR DRAWING
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.